

REJ AVERION

7+ Jahre Erfahrung in Mixed-Signal- und Hochgeschwindigkeits-ASIC-Testentwicklung · 1 Jahr Embedded Systems V&V
München, Deutschland · [linkedin.com/in/rejaverion](https://www.linkedin.com/in/rejaverion) · github.com/raverion

KENNTNISSE & FÄHIGKEITEN

- ATE-Testentwicklung für Mixed-Signal-, Hochgeschwindigkeits- und analoge ASICs
- Statistische Analyse, Ausbeuteverwaltung (Yield Management), Qualitätssicherung, FMEA
- Testhardwareentwicklung – DUT-Interface-Boards, Probecards, Daughtercards
- Altium Designer, Cadence Allegro, LTSpice
- Signalintegritäts- und Stromversorgungsintegritätsanalyse
- C++, Python, VBT, CAPL, CANoe, Vector Tools, Visual Studio
- Hardware- und Software-Debugging, Ursachenanalyse, Ausbeuteverbesserung
- Laborgeräte – Netzwerkanalysatoren, Oszilloskope, LCR-Messgeräte, Signalgeneratoren
- Verifikation und Validierung eingebetteter Systeme und CAN-Netzwerke
- JIRA, Polarion, Confluence, SVN, Linux
- HIL-Testbench-Design

BERUFSERFAHRUNG

T&S Engineering GmbH

Verifikations- und Validierungsberater

Jun. 2025 – Heute | München, Deutschland

- Formale Verifikation von eingebetteten System-Hard- und -Software
- Entwicklung von HIL-Testbenches und Testautomatisierung
- Simulation digitaler und analoger Sensoren
- Validierung von Performance- und Demonstrationstestmethoden
- Qualifizierung analoger Messgeräte für die Verifikation eingebetteter Systeme

SilTest Semiconductors GmbH

Field Test Engineer

Jul. 2023 – Mai 2025 | Dortmund, Deutschland

- Testoptimierung für automotive monolithische Produkte – LED-Treiber, LIN/CAN-Transceiver
- Unterstützung beim Hochlauf von Wafer-Sort- und Endtest-Produktion
- Behebung von Ausbeute- und Effizienzproblemen
- Einarbeitung und Schulung von Junior-Ingenieuren in der ATE-Testentwicklung
- Entwicklung von LLM-gestützten Automatisierungstools für die Testentwicklung

Analog Devices Inc.

Senior Test Engineer

Feb. 2018 – Feb. 2023 | Cavite, Philippinen

- Testentwicklung für Hochgeschwindigkeits-SerDes, Batteriemanagementsysteme, PMUs und PMICs
- Leitung hochsichtbarer Projekte mit anspruchsvollen Zeitplänen
- Entwicklung von Testhardware (Loadboards, Probecards usw.) und Testprogrammen
- Reisen zu internationalen Standorten für F&E und Produktionshochlauf
- Durchführung von ATE-Schulungen

AUSBILDUNG

Emilio Aguinaldo College

Bachelor of Science – Elektronik und Nachrichtentechnik

2017 | Philippinen

- Abschluss mit Auszeichnung (Cum Laude)
- Abschlussarbeit (2016): Eingebettete maschinelle Lernmethoden zur Infrarot-Mustererkennung für Alkoholdetektion